# Questions

* **Que se passe-t-il suite à l'exécution de la ligne 1?**

xor rax, rax : vide le registre RAX afin de l’initialiser à zéro.

* **Quel registre est affecté peu importe l'instruction exécutée et pourquoi?**

Le registre RIP, car il pointe sur la prochaine instruction a chaque itération.

* **Quel autre registre est affecté suite à l'instruction de la ligne 2?**

Le registre RSP, la commande push met la valeur 0 du registre RAX sur le dessus de la pile et le RSP sera décrémenté.

* **Est-ce que le résultat de l'instruction à la ligne 5 est valide et comment pouvons-nous nous en assurer?**

Non, le résultat n’est pas bon et pour m’en assurer, je n’ai qu’à regarder les RFLAGS (Registre indicateur) et si le CF (carry flag) est allumé (1) cela m’indique qu’il y a possiblement une erreur arithmétique.

* **Que se passe-t-il avec les valeurs des registres BX et CX suite aux instructions 11, 12, 13 et 14 et pourquoi?**

La valeur de BX se met dans le registre CX et la valeur qui était dans CX va dans le registre BX. Cela a servi à inverser les valeurs de chaque registre en se servant de la pile : la valeur au-dessus de la pile étant la valeur de CX, il est facile de la POP dans BX, même chose pour la valeur de BX dans CX.

* **Quel registre est affecté à notre insu lors de l'exécution de l'instruction à la ligne 8?**

Le registre SP, l’adresse suivant l’appel de la méthode est mise au-dessus de la pile.

* **Quelle est la principale utilité de la pile des programmes exécutés en mémoire centrale?**

S’il n’y avait pas de pile, les programmeurs ne pourrait pas utiliser de méthodes et les appeler.